

# Rechnerstrukturen

Wintersemester 2004/2005

## 4. Übungsblatt

Abgabetermin: 30.11.04 in der Übung

### Aufgabe 1:

5+5 Punkte

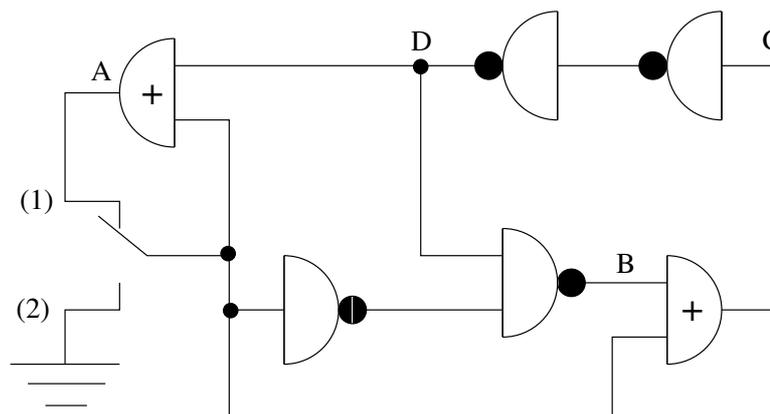
Mittels RS-Latches kann festgestellt werden, welches von zwei Ereignissen zuerst eingetreten ist.

1. Entwerfen Sie eine Schaltung mit drei Eingängen und drei Ausgängen, die feststellt, welches der drei Eingangssignale zuerst eingetreten ist. Dabei soll der Ausgang des zuerst selektierten Einganges logisch 1 werden und die anderen beiden Ausgänge sollen logisch 0 liefern.
2. Diskutieren Sie, wie Sie die Schaltung erweitern würden, um eine höhere Anzahl von Ein- und Ausgängen realisieren zu können.

### Aufgabe 2:

3+8 Punkte

Zeichnen Sie ein Timingdiagramm für die folgende Schaltung:



Finden Sie zunächst einen nicht-oszillierenden Zustand der Schaltung, wobei der Schalter wie gezeigt in Position (1) steht. Beginnen Sie Ihr Timingdiagramm in diesem stabilen Zustand und tragen Sie die Signale an den markierten Anschlüssen A bis D ein. Zum Zeitpunkt  $T$  wird der Schalter in Position (2) gebracht. Vervollständigen Sie Ihr Timingdiagramm, indem Sie die Signale A bis D in weiteren 15 Rastereinheiten einzeichnen. Gehen Sie dabei von einer konstanten Gatterlaufzeit  $t_g$  aus.

### Aufgabe 3:

4+3+2+2 Punkte

Ein D-Latch ist ein Baustein, der einen Datenwert zwischenspeichern kann. Das D-Latch hat einen Steuereingang  $C$ , einen Dateneingang  $D$  sowie einen Ausgang  $Q$ . Solange der Steuereingang  $C$  log. 0 ist, wird das aktuelle Datensignal  $D$  an den Ausgang  $Q$  weitergegeben. Sobald  $C$  auf log. 1 geht, wird der aktuelle Ausgangszustand an  $Q$  beibehalten.

1. Entwerfen Sie ein Zustandsdiagramm für das D-Latch.
2. Geben Sie eine entsprechende Wahrheitstabelle an.
3. Geben Sie die charakteristische Gleichung des D-Latches an.
4. Entwerfen Sie eine möglichst minimale Schaltung für das D-Latch.